

کاربرک تدوین طرح درس (ویژه ارائه دوس نظری دیک نیمسال تحصیلی)

مشخصات مدرس یا مدرسین

ردیف	نام و نام خانوادگی	مدرک تحصیلی	وضعیت استخدامی	درصد مشارکت	گروه آموزشی
۱-	عبدالحسین فتاحی	<input checked="" type="checkbox"/> دکتری تخصصی <input type="checkbox"/> کارشناسی ارشد یا دکتری عمومی <input type="checkbox"/> کارشناسی	<input checked="" type="checkbox"/> عضو هیأت علمی <input type="checkbox"/> کارشناس آموزشی <input type="checkbox"/> مدرس مدعو	۱۰۰	مهندسی کامپیوتر و فناوری اطلاعات
	-	<input type="checkbox"/> دکتری تخصصی <input type="checkbox"/> کارشناسی ارشد یا دکتری عمومی <input type="checkbox"/> کارشناسی	<input type="checkbox"/> عضو هیأت علمی <input type="checkbox"/> کارشناس آموزشی <input type="checkbox"/> مدرس مدعو		

مشخصات درس

عنوان درس	کد درس	عنوان رشته	مقطع تحصیلی	تعداد واحد	ساعات تدریس در هفته	درس عملی هم نیاز
طراحی با زبانهای توصیف سخت افزار	۱۴-۲۲-۲۵۷	مهندسی کامپیوتر - معماری سیستم های کامپیوتری	<input type="checkbox"/> دکتری تخصصی <input type="checkbox"/> دکتری عمومی <input checked="" type="checkbox"/> کارشناسی ارشد <input type="checkbox"/> کارشناسی	۳	۳ ساعت	<input type="checkbox"/> دارد <input checked="" type="checkbox"/> ندارد

مشخصات درس عملی هم نیاز (در صورت وجود)

عنوان درس عملی هم نیاز	تعداد واحد	تعداد ساعات تدریس در هفته	نام و نام خانوادگی مدرس یا مدرسین بخش عملی

نحوه سنجش و ارزشیابی

معیارهای ارزشیابی	درصد نمره از نمره نهایی	زمان برگزاری		آخرین مهلت ارائه	
		تاریخ	ساعت	تاریخ	ساعت
<input type="checkbox"/> آزمون های مستمر کلاسی	-	xxx	xxx	xxx	xxx
<input checked="" type="checkbox"/> تکالیف درسی (ترجمه <input type="checkbox"/> تحقیق یا پروژه <input checked="" type="checkbox"/> سمینار <input checked="" type="checkbox"/>)	۳۰	xxx	xxx		
<input type="checkbox"/> آزمون میان ترم	-			xxx	xxx
<input type="checkbox"/> حضور فعال در کلاس	-	xxx	xxx	xxx	xxx
<input checked="" type="checkbox"/> آزمون پایانی	۷۰			xxx	xxx
<input type="checkbox"/> سایر موارد (.....)					

وسایل کمک آموزشی:

منابع درسی برگزیده:

James R. Armstrong, F. Gail Gray, "VHDL Design Representation and Synthesis ", Prentice Hall, 2000.

Z. Navabi, VHDL: Modular Design and Synthesis of Cores and Systems, 3E; McGraw Hill-Professional; 2007.

Z. Navabi, "VHDL Analysis and Modeling of Digital Systems", McGraw Hill, 1998.

VHDL and Verilog Language Reference Manual IEEE.

* در تهیه طرح درس نکات زیر مورد ملاحظه قرار گیرد:

۱- طرح درس بر اساس آخرین سرفصل مصوب تهیه شود

۲- طرح درس های آزمایشگاهی و عملی توسط مسئول درس و بر اساس تعداد هفته هایی که تشکیل می گردد، تکمیل گردد.

۳- در صورتی که درس بایش از یک مدرس تشکیل می گردد، سهم هر مدرس نیز تعیین گردد.

۴- در تعیین سهم نمره توجه شود که حداقل سهم نمره در آزمون پایان ترم در دوره کارشناسی ۱۰ و در دوره کارشناسی ارشد ۱۲ است.

جدول زمان بندی ارائه درس

روز و ساعات برگزاری کلاس :

مدرس	موضوع جلسه	تاریخ	هفته
عبدالحسین فتحی	معرفی منابع و ساختار کلی درس و شیوه انجام پروژه و سمینار درس	جلسه اول	۱
	آشنایی با مفاهیم طراحی ساخت یافته	جلسه دوم	
عبدالحسین فتحی	معرفی سطوح تجزیه در مدل سازی سخت افزار	جلسه اول	۲
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	ابزارهای مربوط به طراحی با کمک کامپیوتر	جلسه اول	۳
	معرفی زبان های طراحی سخت افزار و مقایسه آنها	جلسه دوم	
عبدالحسین فتحی	ویژگی های پایه زبان VHDL	جلسه اول	۴
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	ساختار کلی طراحی کامپوننتهای مختلف در زبان VHDL	جلسه اول	۵
	معرفی انواع داده های قابل استفاده در زبان VHDL	جلسه دوم	
عبدالحسین فتحی	روشهای طراحی و توصیف سخت افزار (ساختاری، جریان داده ای و رفتاری)	جلسه اول	۶
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	دستورات سریال و موازی (همرند) در زبان VHDL	جلسه اول	۷
	ویژگیهای متغیرهای مختلف در زبان VHDL	جلسه دوم	
عبدالحسین فتحی	بررسی سیکل سبیه سازی و مدل های تاخیر در زبان VHDL	جلسه اول	۸
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	شیوه توصیف و پیاده سازی کامپوننت ها و آشنایی با ابزارهای شبیه سازی منجمله ISE و ModelSim	جلسه اول	۹
	طراحی مدارات ترکیبی در زبان VKDL	جلسه دوم	
عبدالحسین فتحی	طراحی مدارات ترتیبی در زبان VHDL	جلسه اول	۱۰
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	طراحی حافظه های مختلف (RAM و Register) و ماشین با حالت محدود در زبان VHDL	جلسه اول	۱۱
	شیوه ارزیابی و تست مدارات طراحی شده با نوشتن Test Bench	جلسه دوم	
عبدالحسین فتحی	طراحی الگوریتمیک در زبان VHDL	جلسه اول	۱۲
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	آشنایی با تکنولوژی های طراحی و سنتز مدارات مجتمع قابل برنامه ریزی	جلسه اول	۱۳
	بررسی و مقایسه محصولات مختلف FPGA و قابلیت های آنها برای سنتز مدارات توصیف شده	جلسه دوم	
عبدالحسین فتحی	مروری بر مطالب ارائه شده در طول ترم و رفع اشکال	جلسه اول	۱۴
	- (چرخشی)	جلسه دوم	
عبدالحسین فتحی	ارائه و بررسی مقالات جدید در زمینه طراحی با زبانهای توصیف سخت افزار	جلسه اول	۱۵
	ارائه و بررسی مقالات جدید در زمینه طراحی با زبانهای توصیف سخت افزار	جلسه دوم	
عبدالحسین فتحی	رفع اشکال	جلسه اول	۱۶
	- (چرخشی)	جلسه دوم	